

皇晶科技

DG4000 码型信号发生器

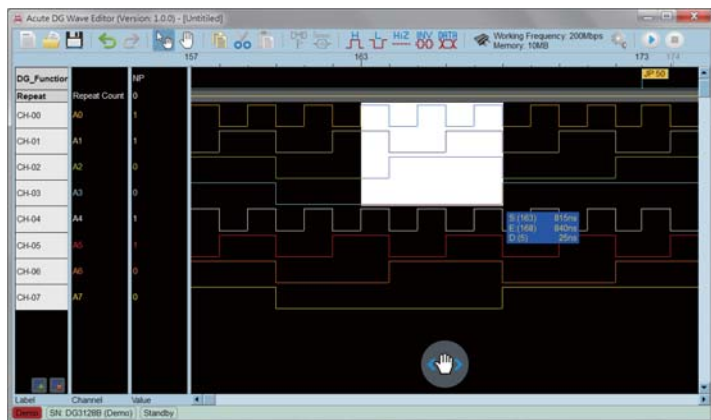


270 x 175 x 55 (mm³)

- USB 3.0 接口, 12V 电源
- 通道：112 最多 (码型信号通道) · 16 (事件输入)
- 信号输出速率：700Mbps @Ch (最大)
- 记忆深度：每通道 256Mb / ch
- 工作频率范围：1Hz~2.4GHz (6位数精度)
- 输出能力：0.9V~5.0V (0.1V步进) 和高阻抗
- 每通道皆可做相位调整
- 通用数据产生：I²C, MIPI I3C, MIPI RFFE, PMBus, PWM, SPI, 同步/异步计数器, ...
- 自订数据产生方式：画波形, 从 Acute-LA / VCD, CSV (MIPI I3C, MIPI RFFE), ...转换波形

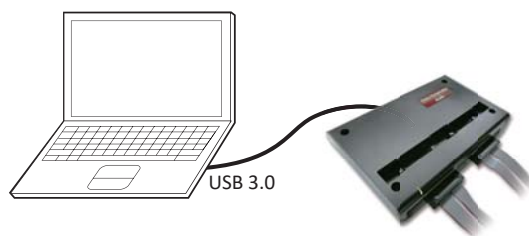
型号	信号通道数	事件输入通道数	记忆深度/每通道
DG4064B	48	16	256Mb/ch
DG4096B	80	16	256Mb/ch
DG4128B	112	16	256Mb/ch

软件画面



电脑系统要求

- USB 3.0 port
- Win 7, Win 8, Win 10, Win 11
- PC RAM 16GB (推荐) or 8GB (至少)



Acute®

PC-based T&M Instruments

Acute Technology Inc.

Tel: +886-2-2999-3275 E-mail: service@acute.com.tw <http://www.acute.com.tw>



DG4000 系列

型号		DG4064B	DG4096B	DG4128B
电源	电源	12V Power adapter		
	待机功耗	9W	12W	18W
	最大瞬时功耗	24W	30W	36W
硬件传输界面		USB 3.0		
插槽/探头 (一插槽对接一探头)				
可用插槽数量		2	3	4
信号输出通道数 (DG4K pods)		48	80	112 ^{*2}
标配探头数量: DG4K/OE4K/EV4K/LVDS ^{*1}		1/1/1/0	2/1/1/0	3/1/1/0
可用通道数 @ 最高工作频率	DG4K pod	32ch@300Mbps, 16ch@600Mbps, 8ch@1.2Gbps, 4ch@2.4Gbps		
	LVDS pod	16ch@300Mbps, 16ch@600Mbps, 8ch@1.2Gbps, 4ch@2.4Gbps		
	OE4K/EV4K pod	16ch@300Mbps, 8ch@600Mbps, 4ch@1.2Gbps, 2ch@2.4Gbps		
DG4K-tip (输出通道, 用于 DG4K/EV4K-pod)				
最大输出速率		700Mbps (350MHz)		
不同工作频率下之最小输出电平		0.9Vpp@ ≤ 40Mbps, 1.2Vpp@ ≤ 400Mbps, 1.5Vpp@ ≤ 500Mbps, 3.3Vpp@ ≤ 700Mbps		
输出电平范围		0.9Vpp ~ 5.0Vpp		
上升时间		300ps @ 3.3V		
输出阻抗		CMOS with 20Ω		
输出能力		20mA/ch		
OE4K-tip (输出通道, 用于 OE4K-pod)				
最大输出速率		700Mbps (350MHz)		
不同工作频率下之最小输出电平		0.9Vpp@ ≤ 40Mbps, 1.2Vpp@ ≤ 400Mbps, 1.5Vpp@ ≤ 500Mbps, 3.3Vpp@ ≤ 700Mbps		
输出电平范围		0.9Vpp ~ 5.0Vpp		
上升时间		300ps @ 3.3V		
输出阻抗		CMOS with 20Ω		
输出能力		20mA/ch		
LVDS-tip (输出通道, 用于 LVDS-pod)				
最大输出速率		1.2Gbps (600MHz)		
输出电平		±350mV ^{*5}		
EV4K-tip (输入通道, 用于 EV4K-pod) ^{*3}				
通道数 (LA/CkIn)		16/1		
最大输入频率		200MHz		
触发电平		-0.5V~4.5V@ 0.1V 分辨率		
非破坏最大耐压		±15V DC+AC peak(Max.)		
输入阻抗		1MΩ 5pF		
触发灵敏度		~300mV		
内部工作频率	范围	1Hz ~ 2.4GHz ^{*4} (Period : 1s ~ 416ps)		
	准确度	6 位数		
外部工作频率	范围	≤ 200MHz		
每通道内存深度		256Mb		
相位延迟时间		取决于内部工作频率设置, 最小 416ps		
工作温度/保存温度		5°C~45°C(41°F~113°F) / -10°C~65°C(14°F~149°F)		
事件触发				
软件		热键		
硬件 (通道数/模式/触发准位)		16 / Logic AND OR / -0.5V~4.5V		
软件功能				
使用语言		English / 繁体中文 / 简体中文		
波形档案存储格式		DGW / DGV / VCD / CSV		
通用数据产生		Sync. Counter, Async. Counter, I2C, MIPI I3C, REFE, PMBus, PWM, SPI		
信号控制指令		Loop / Jump / Hold / Wait For Event		
配件 (测试夹 / 测试排线)		80/10	120/14	160/18
主机尺寸		(L)270mm x (W)175mm x (H)55mm		
主机 / 配件重量		800g / 1850g		

^{*1} DG: 单端信号 (Single Ended) ; OE: 输出使能 (Output Enable) ; EV: 事件输入 (Event) ; LVDS: 低电平差分信号 (Low Voltage Differential Signal) 。
^{*2} D 插槽只有一半的通道可用 。
^{*3} EV4K-pod 通道 : EV4K-tip 为输入通道 · DG4K-tip 为输出通道 。
^{*4} 最高可调整 6 位数 。
^{*5} DUT (待测物) 的输入端部分必须加上 100Ω 终端电阻 。

产品内容：



DG4064B 主机



DG4K-tip
BNC to MCX

DG4K-pod



EV4K-tip
BNC to MCX

EV4K-pod



OE4K-tip
(CH00~07)

OE4K-pod



LVDS-tip
BNC to MCX

LVDS-Pod (可选配)



测试排线

- USB 3.0 传输线
- BNC to MCX
- 测试夹
- 电源适配器